

(12) NACH DEM VERTRÄGE ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

Rec'd PCT/PCT 27 MAY 2005

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
17. Juni 2004 (17.06.2004)

PCT

(10) Internationale Veröffentlichungsnummer  
**WO 2004/051853 A2**

(51) Internationale Patentklassifikation<sup>7</sup>: **H03K 19/177**

(21) Internationales Aktenzeichen: **PCT/EP2003/013318**

(22) Internationales Anmeldedatum:  
26. November 2003 (26.11.2003)

(25) Einreichungssprache: **Deutsch**

(26) Veröffentlichungssprache: **Deutsch**

(30) Angaben zur Priorität:  
102 55 857.4 29. November 2002 (29.11.2002) DE

(71) Anmelder (*für alle Bestimmungsstaaten mit Ausnahme von US*): **FORSCHUNGSVERBUND BERLIN E.V.**  
[DE/DE]; Rudower Chaussee 17, 12489 Berlin (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (*nur für US*): **KOCH, Reinhold**  
[DE/DE]; Paul-Drude-Institut für Festkörperelektronik,  
Hausvogteiplatz 5-7, 10117 Berlin (DE). **PAMPUCH,**  
**Carsten** [DE/DE]; Paul-Drude-Institut für Festkörperelektronik,  
Hausvogteiplatz 5-7, 10117 Berlin (DE). **NEY,**  
**Andreas** [DE/DE]; Am Fenn 8, 12167 Berlin (DE).  
**PLOOG, Klaus, H.** [DE/DE]; Ludwig-Jahn-Str. 6, 15566  
Schöneiche (DE).

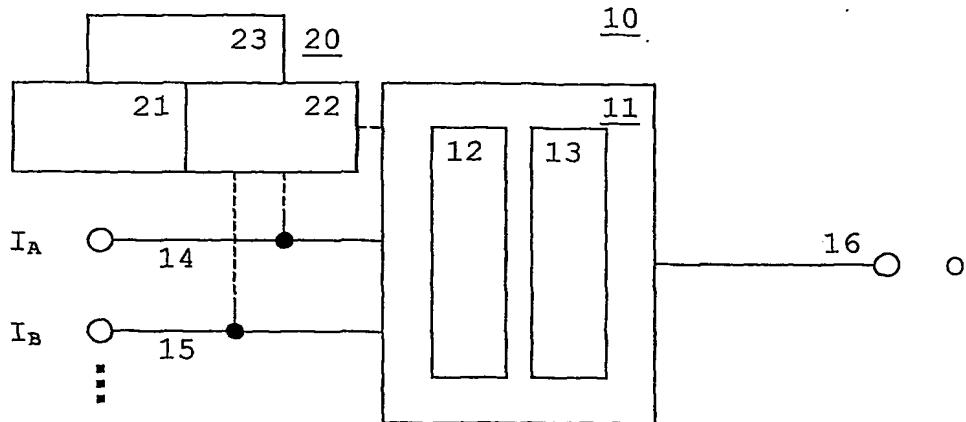
(74) Anwalt: **V. BEZOLD & SOZIEN**; Akademiestrasse 7,  
80799 München (DE).

(81) Bestimmungsstaaten (*national*): AE, AG, AL, AM, AT,  
AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN,  
CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB,  
GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG,

*[Fortsetzung auf der nächsten Seite]*

(54) Title: MAGNETIC LOGIC DEVICE

(54) Bezeichnung: MAGNETISCHE LOGIKEINRICHTUNG



**WO 2004/051853 A2**

(57) Abstract: Disclosed is a method for operating a logic device (10), according to which at least one output variable  $O = F(I_A, I_B)$  is formed from input variables ( $I_A, I_B$ ) with an operator function  $F$  of the magnetic logic device (10) by means of at least one logic operation, the logic device (10) being set to a start mode prior to the operation with the aid of a specific operator control signal (SET) so as to execute the operator function  $F$ . Said operator control signal is selected among a group of control signals, by means of which different nonvolatile start modes that are characteristic of different logic functions can be specifically set. Also disclosed is a magnetic logic device (10) which is set up so as to implement the inventive method.

(57) Zusammenfassung: Es wird ein Verfahren zum Betrieb einer magnetischen Logikeinrichtung (10) beschrieben, bei dem durch mindestens eine logische Operation aus Eingangsgrößen ( $I_A, I_B$ ) mit einer Operatorfunktion  $F$  der magnetischen Logikeinrichtung (10) mindestens eine Ausgangsgröße  $O = F(I_A, I_B)$  gebildet wird, wobei die Logikeinrichtung (10) vor der Operation mit einem bestimmten Operator-Steuersignal (SET) auf einen Startzustand zur Ausführung der Operatorfunktion  $F$  eingestellt wird, wobei das Operator-Steuersignal aus einer Gruppe von Steuersignalen ausgewählt wird, mit denen verschiedene nichtflüchtige

*[Fortsetzung auf der nächsten Seite]*



KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG.

**Veröffentlicht:**

— ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

- (84) **Bestimmungsstaaten (regional):** ARIPO-Patent (BW, GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches Patent (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches Patent (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI-Patent (BF, BJ, CF,

### **Magnetische Logikeinrichtung**

Die Erfindung betrifft Verfahren zum Betrieb einer magnetischen Logikeinrichtung, mit der bei mindestens einer Logikoperation mittels eines magnetischen Bauelements aus logischen Eingangsgrößen mindestens eine logische Ausgangsgröße gebildet wird. Die Erfindung betrifft auch magnetische Logikeinrichtungen zur Durchführung derartiger Verfahren und Logikschaltungen, die mit einer Vielzahl derartiger Logikeinrichtungen ausgestattet sind.

Logikschatungen, die aus einer Vielzahl frei programmierbarer Bauelemente bestehen und rekonfigurierbare Systeme bilden, sind allgemein bekannt. Es ist beispielsweise eine Anordnung programmierbarer Logikeinrichtungen vorgesehen, die über programmierbare Verbindungen je nach der aktuellen Aufgabe koppelbar sind (sogenannte "Field Programmable Gate Arrays, FPGA"). FPGA-Schaltungen benötigen für die Programmierbarkeit Halbleiterbauelemente, die mit Hilfe eines gespeicherten Ladungszustandes die Logik der Schaltung festlegen. Dafür werden ferroelektrische Materialien verwendet, die prinzipiell in der Lage sind, eine Ladung über eine lange Zeit zu speichern und damit einen definierten Zustand stabil zu halten. Nachteilig ist jedoch, dass Umprogrammierungen, bei denen die Ladung verändert wird, mit einer mechanischen Belastung des speichernden Materials verbunden sind. Daher sind die Betriebsfrequenz und die Lebensdauer von Logikeinrichtungen mit ferroelektrischen Speichern begrenzt.

Die Beschränkung auf eine bestimmte Anzahl von Umschaltzyklen kann mit magnetischen Logikeinrichtungen überwunden werden, deren logische Funktion beispielsweise durch ein magnetoresistives Element (im Folgenden: MR-Element) ausgeführt wird. MR-Elemente besitzen einen elektrischen Widerstand, der auf der

Grundlage z. B. des GMR- (giant magnetoresistive) oder des TMR- (tunneling magnetoresistive)-Effekts durch ein äußeres Magnetfeld verändert und zur Erzeugung von logischen Signalen verwendet werden kann (siehe W. C. Black et al. in "Journal of Applied Physics", Band 87, 2000, S. 6674-6679).

MR-Elemente, die in der Regel Dünnschichtbauelemente sind, können beliebig oft umgeschaltet werden und sind dadurch gekennzeichnet, dass ein aktueller Betriebszustand (hier: Magnetisierungszustand) spannungslos gespeichert wird (Nichtflüchtigkeit der Information). Daher besitzen MR-Bauelemente eine erheblich reduzierte Leistungsaufnahme und des weiteren die Fähigkeit, Informationen prinzipiell mit extrem kurzen Impulsen (fs) und extrem hohen Frequenzen (GHz) zu schreiben oder zu lesen (siehe T. Gerrits et al. in "Nature", Band 418, 2002, S. 509). Bisher werden MR-Elemente wegen der genannten Vorteile als Speicherbausteine (MRAM, Magnetic Random Access Memory, siehe z.B. DE 198 53 447), d. h. als passives Bauelement verwendet. Es gibt Versuche, MR-Elemente auch als aktive Bauelemente in Logikeinrichtungen zu verwenden, wie im Folgenden dargestellt wird.

In DE 101 36 356 ist ein MR-Element mit drei magnetisierbaren Schichten beschrieben, das eine so genannte magnetische Diode bildet. Durch Umschaltung der Magnetisierungsrichtung einer der Teilschichten kann eine logische Funktion invertiert werden (z. B. AND zu NAND), so dass beschränkt eine Funktionsauswahl (Negation) möglich ist. Eine frei programmierbare Logikschaltung, die auch ein Umschalten zwischen verschiedenen Grundoperationen (z. B. AND zu OR) erfordert, ist mit der Logikeinrichtung gemäß DE 100 36 356 jedoch nicht realisierbar.

In DE 100 44 395 C1 wird ein Baustein für eine programmierbare magnetische Logik vorgeschlagen, der zwei MR-Elemente jeweils mit einer magnetischen Informationsschicht und einer magnetischen Referenzschicht aufweist. Die Anwendung dieses Bausteins ist auf die Erzeugung zweier Ausgangssignale beschränkt, die zueinander invertiert sind.

In der o. g. Publikation von W. C. Black et al. wird eine feldprogrammierte magnetische Logikschaltung beschrieben, die mehrere MR-Elemente und zugeordnete MR-Referenzelemente umfasst. Um ein Logikgrundelement zu bilden, werden mindestens drei MR-Elemente benötigt. Welche logische Funktion das Logikgrundelement ausführt, wird durch eine Einstellung an einem MR-Element und seinem zugeordneten MR-Referenzelement definiert. Der Nachteil dieser herkömmlichen Logikschaltung besteht im hohen Schaltungsaufwand. Des Weiteren ist zur Funktionsprogrammierung das Umschalten von mindestens zwei MR-Elementen erforderlich.

Von W. C. Black et al. wird in der genannten Publikation des weiteren die Logikfunktion eines einzelnen MR-Elements erläutert, das schematisch in Figur 8 illustriert ist. Die herkömmliche Logikeinrichtung 10' umfasst ein MR-Element 11' mit magnetisierbaren Schichten (Stellelementen) 12', 13', zwei Eingangsleitungen 14', 15', einer Ausgangsleitung 16' und einer RESET-Leitung 17'. Die Eingangsleitungen 14', 15' sind zu einer gemeinsamen Signalleitung 18' verbunden, mit der das MR-Element 11' magnetisierbar ist. Mit der Logikeinrichtung 10' wird eine logische OR-Operation wie folgt ausgeführt.

Zunächst erfolgt ein Rücksetzen des MR-Elements 11', indem die RESET-Leitung 17' mit einem vorbestimmten RESET-Strom beaufschlagt wird. Die Stellelemente 12', 13' werden dadurch

beispielsweise mit antiparallelen Magnetisierungen magnetisiert (siehe Pfeile). Entsprechend ist der Widerstand des MR-Elements 11' zunächst hoch, so dass das logische Ausgangssignal O einer logischen "0" entspricht. Wenn an mindestens einer oder beiden der Eingangsleitungen 14', 15' ein logisches "1"-Signal anliegt (Eingangstrom: Ein), wird eine der Schichten (z. B. 12') ummagnetisiert, während die andere Schicht ihre Magnetisierung beibehält. Im Ergebnis verringert sich der Widerstand des MR-Elements, und es ergibt sich ein Ausgangssignal "1" (OR-Funktion). Die entsprechende NOR-Funktion kann durch Umkehrung der Magnetisierung der anderen Schicht (hier: 13') erzielt werden.

Nachteilig an der Logikeinrichtung 10' mit dem einzelnen MR-Element ist die Beschränkung auf eine bestimmte Logikfunktion. Um nicht die OR-, sondern die AND-Funktion zu realisieren, müssen andere Signalströme eingestellt oder andere magnetische Materialien verwendet werden.

Ein wesentlicher Nachteil der Logikeinrichtung 10' besteht ferner darin, dass vor jeder logischen Operation das MR-Element durch den RESET-Schritt in den vorgegebenen Ausgangszustand gebracht werden muss. Der RESET-Schritt dient allein der Einstellung des Ausgangszustandes und stellt dadurch einen zusätzlichen Schalt- und Zeitaufwand dar, der zu der eigentlichen logischen Operation nicht beiträgt.

In DE 100 53 206 C1 ist eine frei programmierbare Logikeinrichtung ebenfalls mit einem einzelnen MR-Element beschrieben, das als magnetische Stellelemente zwei magnetische Schichten enthält. Die Stellelemente sind analog zu Figur 8 durch Beaufschlagung eines elektrischen Leiters mit Signalströmen, die für logische Eingangsgrößen charakteristisch sind, einzeln

oder gemeinsam magnetisierbar. Je nach der gegebenen Magnetisierung ergibt sich ein bestimmter elektrischer Widerstand des MR-Elements, der als logische Ausgangsgröße weiterverarbeitet werden kann. Mit der Logikeinrichtung gemäß DE 100 53 206 C1 kann entweder die Logikfunktion AND/NAND oder die Logikfunktion OR/NOR realisiert werden. Um zwischen beiden Logikfunktionen umzuschalten, ist ein zusätzliches magnetisches Feld vorgesehen, das senkrecht zu den Schichten des MR-Elements ausgerichtet ist und mit dem die Koerzitivfeldstärke mit einem so genannten Asteroid-Schaltverhalten verändert werden kann. Je nachdem, ob das senkrechte Magnetfeld anliegt oder nicht, ändert sich die logische Funktion der Logikeinrichtung. Ein Nachteil besteht darin, dass eine zusätzliche Magnetisierungseinrichtung zur Erzeugung des senkrechten Magnetfeldes vorgesehen sein muss. Weitere Nachteile bestehen in Beschränkungen in Bezug auf die Auswahl des Materials, der physikalischen Eigenschaften, der Geometrie und der Dimensionen der Stellelemente, um das in DE 100 53 206 C1 notwendig geforderte Asteroid-Schaltverhalten zu erzielen. Des Weiteren ist auch bei der Logikeinrichtung gemäß DE 100 53 206 C1 vor jeder logischen Operation zunächst der zusätzliche RESET-Schritt vorgesehen.

Die herkömmlichen magnetischen Logikeinrichtungen sind somit generell durch die folgenden Nachteile gekennzeichnet. Bei den herkömmlichen magnetischen Logikeinrichtungen werden nicht alle physikalischen Eigenschaften (z. B. Magnetismus, Symmetrie) für das Logikverhalten der MR-Elemente genutzt. Der Aufbau und die Arbeitsweise herkömmlicher magnetischer Logikeinrichtungen sind daher übermäßig aufwendig und kompliziert. Die bekannten magnetischen Logikeinrichtungen sind jeweils für eine bestimmte Logikfunktion ausgelegt oder nur durch aufwendige Maßnahmen, wie z. B. das Anlegen eines zusätzlichen, senkrechten

Magnetfeldes oder die Einstellung veränderter Stromwerte auf eine andere Logikfunktion umschaltbar. Dieses Problem verschärft sich noch, wenn eine Vielzahl von Logikeinrichtungen in einer Logikschaltung integriert werden soll. Die selektive Programmierung von Logikeinrichtungen ist nur beschränkt und mit großem Schalt- und Zeitaufwand möglich. Echte magnetische frei programmierbare Logikschaltungen sind daher bisher nicht verfügbar. Eine Lösung könnte zwar darin gesehen werden, dass innerhalb einer integrierten Schaltung mehrere Gruppen von Logikeinrichtungen jeweils für eine Logikfunktion vorgesehen und bei Bedarf verwendet werden. Dies bedeutet jedoch keine Funktionsprogrammierung, sondern nur eine Auswahl unter Bauelementen mit fest eingestellten Funktionen. Es ergibt sich eine hohe Redundanz und ein Verlust an nutzbarer Integrationsdichte. Mit den herkömmlichen Verfahren, die analog zu den entsprechenden Techniken mit nichtmagnetischen Schaltungsanordnungen durchgeführt werden, ist eine Erhöhung der Integrationsdichte nur durch eine Verkleinerung der Strukturen zu erreichen. Ein zweiter genereller Nachteil ist die oben genannte RESET-Funktion, durch die Logikoperationen und damit der Betrieb von Logikschaltungen mit einer Vielzahl von einzelnen Logikeinrichtungen verlangsamt wird.

Die Aufgabe der Erfindung ist, verbesserte Verfahren zum Betrieb von Logikeinrichtungen bereitzustellen, mit denen die Nachteile der herkömmlichen Techniken überwunden werden. Erfindungsgemäße Verfahren sollen insbesondere eine freie Programmierbarkeit einzelner magnetischer Elemente (magnetischer Komponenten) für die verschiedenen Logikfunktionen ermöglichen, den Ablauf von Logikoperationen beschleunigen und mit einem geringen schaltungstechnischen Aufwand realisierbar sein. Es soll insbesondere die Integrationsfähigkeit im Rahmen integrierter Logikschaltungen erleichtert werden. Die Aufgabe

der Erfindung ist es auch, eine verbesserte Logikeinrichtung bereitzustellen, mit der die Nachteile herkömmlicher Logikeinrichtungen überwunden werden und die sich insbesondere durch eine freie Programmierbarkeit und einen einfachen Aufbau mit verminderten Beschränkungen in Bezug auf die Materialien, die Geometrie und die Dimension von magnetischen Bauelementen auszeichnet.

Diese Aufgaben werden durch Verfahren und Logikeinrichtungen mit den Merkmalen gemäß den Patentansprüchen 1 oder 14 gelöst. Vorteilhafte Ausführungsformen und Anwendungen ergeben sich aus den abhängigen Ansprüchen.

Eine Grundidee der Erfindung ist es, ein Verfahren zum Betrieb einer magnetischen Logikeinrichtung, bei dem mindestens eine logische Operation durchgeführt wird, bei der aus logischen Eingangsgrößen ( $I_A, I_B$ ) mit einer logischen Operatorfunktion F mindestens eine logische Ausgangsgröße  $O = F(I_A, I_B)$  gebildet wird, dahingehend weiter zu entwickeln, dass die Logikeinrichtung vor der Operation mit einem bestimmten Operator-Steuer-Signal (SET) auf einen Startzustand zur Ausführung der Operatorfunktion F eingestellt wird, wobei das Operator-Steuer-Signal aus einer Gruppe von verschiedenen Steuersignalen ausgewählt wird, mit denen verschiedene nichtflüchtige Startzustände der Logikeinrichtung gezielt einstellbar sind, die jeweils für bestimmte logische Funktionen charakteristisch sind.

Das erfindungsgemäße Verfahren wurde auf der Grundlage der folgenden Überlegungen der Erfinder entwickelt. Die Erfinder haben festgestellt, dass bei magnetischen Elementen, z. B. bei MR-Elementen mit zwei magnetischen Schichten, mit denen vier magnetisch unterscheidbare, nicht flüchtige Zustände realisierbar sind, bisher immer nur ein bestimmter Zustand als

Ausgangspunkt zur Realisierung einer Logikfunktion verwendet wird. Auf diesen vorgegebenen Zustand wurde die Logikeinrichtung beim RESET-Schritt rückgesetzt. Hierzu im Gegensatz werden erfundungsgemäß alle magnetisch unterscheidbaren Zustände der Logikeinrichtung als frei wählbare Startzustände für ausführbare Logikoperationen verwendet. Die Einstellung des aktuellen Zustandes und damit der aktuell gewünschten Logikfunktion (Operatorfunktion F) als eine Auswahl verschiedener nichtflüchtiger Zustände aus dieser Gruppe erfolgt mit dem Operator-Steuersignal. Wenn im Zeitverlauf verschiedene Logikfunktionen ausgeführt werden sollen, wird eine Logikeinrichtung entsprechend aufeinander folgend mit verschiedenen Operator-Steuersignalen eingestellt.

Erfundungsgemäß wird insbesondere vorgeschlagen, magnetische Logikeinrichtungen mit einem einzelnen magnetischen Element, insbesondere einem einzelnen MR-Element sequentiell wie folgt zu betreiben. Zuerst erfolgt eine gezielte Einstellung oder Funktionsprogrammierung der Logikeinrichtung durch eine Auswahl des Operator-Steuersignals aus der Gruppe verschiedener Steuersignale, mit denen verschiedene nichtflüchtige Startzustände einstellbar sind, die jeweils für verschiedene logische Funktionen charakteristisch sind (d. h. zur Auswahl der gewünschten Operatorfunktion aus der Gruppe verschiedener logischer Funktionen) und ein Setzen (SET) der Logikeinrichtung durch Beaufschlagung des magnetischen Elements mit dem ausgewählten Operator-Steuersignal. Mit dem Operator-Steuersignal wird die Logikeinrichtung entsprechend einer der möglichen nicht flüchtigen Konfigurationen eingestellt. Die Funktionsprogrammierung ersetzt verschiedene Vorgänge, die bei den herkömmlichen Logikeinrichtungen getrennt und mit großem Aufwand ausgeführt wurden, nämlich die hardwaretechnische Auswahl der

Logikfunktion einerseits und den softwaremäßigen RESET-Schritt andererseits.

Das erfindungsgemäße Verfahren stellt auch gegenüber dem herkömmlichen Betrieb nichtmagnetischer Schaltungsanordnungen einen wesentlichen Unterschied dar. Bei nichtmagnetischen FPGA-Schaltungen ist die Zwischenspeicherung der Funktionsprogrammierung und der entsprechende Zyklusbetrieb nicht oder nur für begrenzte Zeit (Haltbarkeit der Speicherschicht) möglich.

Ein wesentlicher Vorteil der Erfindung besteht darin, dass die Logikeinrichtungen in Logikschatungen integriert werden können und die in einer integrierten Logikschatung enthaltenen Logikeinrichtungen (individuelle Logikgrundelemente) durch die sequentielle Funktionsprogrammierung mit erhöhter Effektivität genutzt werden können. Während bei herkömmlichen Logikschatungen in der Regel vier Gruppen von Logikeinrichtungen enthalten waren, die jeweils für eine bestimmte Logikfunktion ausgelegt waren, können bei einer erfindungsgemäß betriebenen Logikschatungen alle Logikeinrichtungen wahlweise für alle aktuell gewünschten Logikfunktionen verwendet werden. Somit kann mit weniger Logikeinrichtungen (in der Regel: Faktor 4) die Funktionsfähigkeit einer Logikschatung voll erhalten bleiben.

Gemäß einer bevorzugten Ausführungsform der Erfindung wird das Operator-Steuersignal aus einer Gruppe von verschiedenen Steuersignalen ausgewählt, um gezielt Startzustände der Logikeinrichtung einzustellen, die jeweils für eine logische Funktion aus der Gruppe der logischen AND-, OR-, NAND- und NOR-Funktionen charakteristisch sind. Diese Ausführungsform kann in Bezug auf die Flexibilität der Funktionsausführung Vorteile haben, da alle vier, in der Praxis interessierenden logischen

Grundfunktionen einstellbar sind. Gemäß einer alternativen Ausführungsform der Erfindung, die Vorteile in Bezug auf einen vereinfachten Aufbau der Logikeinrichtung besitzen kann, werden die Steuersignale so ausgewählt, dass mit ihnen Startzustände einstellbar sind, die jeweils für eine logische Funktion aus der Gruppe entweder der logischen AND- und OR-Funktionen oder der logischen NAND- und NOR-Funktionen charakteristisch sind.

Wenn die Steuersignale Steuerstromsignale umfassen, unter deren Wirkung Magnetfelder erzeugt werden, durch die im magnetischen Element die jeweilige logische Funktion eingestellt wird, können sich weitere Vorteile in Bezug auf die Umsetzung des erfindungsgemäßen Verfahrens mit verfügbaren Strukturen magnetischer Bauelemente ergeben. Besonders vorteilhaft ist es, wenn die Steuerstromsignale über Eingangsleitungen zur Eingabe der Eingangsgrößen ( $I_A$ ,  $I_B$ ) der Logikeinrichtung zuführt werden. Bei dieser Gestaltung vereinfacht sich der Aufbau einer Logikschaltung mit einer Vielzahl integrierter Logikeinrichtungen. Die Steuerstromsignale können darüber hinaus konstante Strombeträge aufweisen. Dies stellt einen erheblichen Vorteil gegenüber herkömmlichen Techniken (siehe W. C. Black et al.) dar, bei denen gegebenenfalls zur Umschaltung der Logikfunktion verschiedene Strombeträge eingespeist werden müssen. Alternativ können die Steuersignale Schaltsignale zur Ummagnetisierung der jeweils betroffenen magnetischen Elemente durch strominduziertes Schalten umfassen. In diesem Fall können sich Vorteile aus dem direkten, strominduzierten Schalten der Magnetisierungsrichtung ergeben.

Die Steuerstromsignale können durch kontinuierliche, geschaltete Ströme gebildet werden, mit denen das magnetische Element beaufschlagt wird. Vorteilhafterweise kann sich jedoch eine

weitere Verbesserung der Kompatibilität mit den in der Praxis verwendeten elektronischen Schaltkreisen und eine Verringerung des Energieverbrauches und damit der Wärmeentwicklung ergeben, wenn die Steuerstromsignale getaktete oder gepulste Ströme umfassen.

Typischerweise wird die Logikeinrichtung zur Eingabe der logischen Eingangsgrößen ( $I_A$ ,  $I_B$ ) mit Eingangsstromsignalen beaufschlagt. Die Eingangsstromsignale werden vorzugsweise so gebildet, dass sie die gleichen Beträge wie die Steuerstromsignale aufweisen.

Die Erfindung kann allgemein mit allen magnetischen Logikeinrichtungen ausgeführt werden, die mindestens ein magnetisches Element mit mehreren, magnetisch unterscheidbaren, nicht flüchtigen Zuständen enthalten. So besitzt z. B. ein magneto-resistives Element mindestens zwei magnetische Stellelemente mit verschiedenen Koerzitivfeldstärken, an denen mit dem Operator-Steuersignal einer von mindestens zwei Startzuständen einstellbar ist. Gemäß einer Ausführungsform der Erfindung sind die Koerzitivfeldstärken und die Strombeträge der Stromsignale so abgestimmt, dass beide Stellelemente durch das Operator-Steuersignal verstellt werden können. Dadurch sind mit zwei Stellelementen vorteilhafte Weise alle vier möglichen Konfigurationen von Magnetisierungsrichtungen realisierbar. In diesem Modus sind beide Stellelemente frei verstellbar ("unpinned"). Alternativ ist die Koerzitivfeldstärke von einem der Stellelemente so hoch gewählt, dass es mit den Stromsignalen nicht verstellt werden kann (Modus: "pinned"). In diesem Fall sind nur zwei Konfigurationen von Magnetisierungseinstellungen als Startzustand und damit nur zwei Logikfunktionen realisierbar. Es können sich aber Vorteile in Bezug auf die Einfachheit des Aufbaus der Logikeinrichtung ergeben.

Ein weiterer Gegenstand der Erfindung ist ein Verfahren zum Betrieb einer magnetischen Logikschaltung, die eine Vielzahl von Logikeinrichtungen umfasst, mit denen gleichzeitig oder aufeinander folgend eine Vielzahl logischer Operationen nach den oben beschriebenen Verfahren ausgeführt werden.

Vorteilhafterweise kann jede Logikeinrichtung gemäß einem vorgegebenen Arbeitstakt laufend und aufeinander folgend gleiche oder verschiedene logische Operationen ausführen. Damit kann Redundanz vermieden und die Effektivität der Logikschaltung erheblich gesteigert werden.

Ein weiterer Gegenstand der Erfindung ist eine magnetische Logikeinrichtung mit mindestens einem logischen magnetischen Bauelement, mindestens zwei Eingängen und mindestens einem Ausgang, die zur Ausführung mindestens einer logischen Operation eingerichtet ist, bei der aus Eingangsgrößen ( $I_A, I_B$ ) mit einer Operatorfunktion  $F$  mindestens eine Ausgangsgröße  $O = F(I_A, I_B)$  gebildet wird, wobei das magnetische Element mit einer Steuerschaltung zur Erzeugung eines bestimmten Operatorsteuersignals zur Ausführung der Operatorfunktion  $F$  aus einer Gruppe verschiedener Steuersignale, die jeweils für verschiedene logische Funktionen charakteristisch sind, verbunden ist.

Gemäß einer bevorzugten Ausführungsform der Erfindung weist die Steuerschaltung eine Stromquelle zur Erzeugung verschiedener Stromsteuersignale entsprechend verschiedenen logischen Funktionen und eine Schalteinrichtung auf, mit der eines der Stromsteuersignale als Operator-Steuersignal an das magnetische Element gegeben werden kann.

Die Schalteinrichtung kann beispielsweise programmgesteuert arbeiten. Weitere Vorteile können sich ergeben, wenn die Steuerschaltung einen Operatorfunktions-Wähler aufweist, mit dem die Schalteinrichtung verbunden ist.

Gemäß einer bevorzugten Ausführungsform der Logikeinrichtung ist das mindestens eine magnetische Element ein magnetoresistives Element (MR-Element). Es können sich Vorteile dahingehend ergeben, dass magnetoresistive Elemente an sich verfügbar und in ihrer Verwendung gut handhabbar sind. Die Umsetzung der Erfindung ist aber prinzipiell nicht auf MR-Elemente beschränkt, sondern generell mit magnetischen Stellelementen realisierbar, deren relative Orientierung detektierbar ist, z. B. mit optischen oder magnetostriktiven Elementen.

Wesentliche Vorteile erfindungsgemäßer Logikeinrichtungen bestehen darin, dass sie 1. universell einsetzbar, d.h. als Logik- oder als Speicherelemente verwendbar sind, 2. frei programmierbar sind, also jeweils gewünschte Logikfunktionen eingestellt werden können, und 3. nicht flüchtig sind (Informationen und Logikfunktionen bleiben erhalten). Des Weiteren zeichnen sie sich durch eine maximale Einfachheit im Aufbau aus. Beschränkungen auf bestimmte Materialien oder Geometrien können vermieden werden.

Weitere Vorteile und Einzelheiten der Erfindung werden aus der folgenden Beschreibung der beigefügten Zeichnungen ersichtlich. Es zeigen:

Fig. 1: eine schematische Darstellung einer erfindungsgemäßen Logikeinrichtung,

Fig. 2: ein Flussdiagramm zur Illustration des erfindungsgemäßen Verfahrens,

Fig. 3: eine perspektivische Ansicht einer ersten Ausführungsform eines erfindungsgemäß verwendeten MR-Elements,

Fig. 4: eine tabellarische Zusammenfassung der vier magnetischen Startzustände des MR-Elements und der zugehörigen logischen Funktionen,

Fig. 5: Beispiele für Taktsequenzen beim Betrieb erfindungsgemäßer Logikeinrichtungen,

Fig. 6: eine perspektivische Ansicht einer weiteren Ausführungsform eines erfindungsgemäß verwendeten MR-Elements,

Fig. 7: eine schematische Darstellung einer erfindungsgemäßen Logikschaltung mit einer Vielzahl von Logikeinrichtungen, und

Fig. 8: eine schematische Darstellung einer herkömmlichen Logikeinrichtung (Stand der Technik).

Die Umsetzung der Erfindung wird im Folgenden nach einer allgemeinen Darstellung gemäß Figur 1 unter beispielhaften Bezug auf die Verwendung von magnetoresistiven Dünnschichtbauelementen beschrieben. Es wird jedoch betont, dass die Verwendung von MR-Dünnschichtbauelementen nicht zwingend erforderlich ist. Vielmehr kann das erfindungsgemäße Verfahren generell mit magnetischen Bauelementen realisiert werden, die die Nutzung verschiedener magnetisch unterscheidbarer Startzustände als

Logikfunktionen zulassen. Des weiteren ist die Erfindung nicht zwingend auf magnetische Bauelemente mit 2 Eingängen und 1 Ausgang beschränkt, sondern entsprechend auch mit mehr Ein- oder Ausgängen umsetzbar.

Die Gruppe der erfindungsgemäß verwendbaren magnetischen Elemente umfasst insbesondere solche MR-Elemente, die auf der Grundlage der Magnetowiderstandseffekte AMR (anisotropic magnetoresistance), GMR (giant magnetoresistance), TMR (tunneling magnetoresistance), CMR (colossal magnetoresistance) und GMI (giant magnetoimpedance) beruhen (siehe Broschüre "XMR-Technologien"-Technologieanalyse: Magnetismus, Band 2, VDI-Technologiezentrum "Physikalische Technologien", Düsseldorf, Deutschland, 1997, S. 11 - 46).

Die Parameter der MR-Elemente, wie z. B. die Materialien, Dicken, Geometrien, Stromstärken etc. werden gewählt, wie es an sich von herkömmlichen Anwendungen von MR-Elementen bekannt ist.

Schließlich wird betont, dass die Umsetzung der Erfindung nicht auf die im folgenden beispielhaft genannten logischen Funktionen beschränkt ist, sondern entsprechend mit davon abgeleiteten logischen Funktionen oder arithmetischen Funktionen oder anderen logischen Funktionen, wie zum Beispiel Komplementbildungen, bitbezogenen Abfragen, Vergleichen, Invertierungen etc. anwendbar ist.

Figur 1 zeigt schematisch eine erfindungsgemäße Logikeinrichtung 10 mit einem magnetoresistiven Bauelement 11 (MR-Element 11), das zwei magnetische Stellelemente 12, 13 jeweils mit zwei magnetisch unterscheidbaren Zuständen aufweist, und einer Steuerschaltung 20. Die Stellelemente 12, 13 des MR-Elements

11 bestehen aus magnetischen Materialien, von denen das eine Material magnetisch weicher als das andere Material ist. Die magnetischen Zustände unterscheiden sich durch die jeweiligen Magnetisierungsrichtungen der Stellelemente 12, 13. Die Logikeinrichtung 10 umfasst mindestens zwei Eingänge 14, 15 und mindestens einen Ausgang 16, die zur Eingabe und Ausgabe logischer Eingangs- und Ausgangsgrößen am MR-Element 11 eingerichtet sind. Die Eingänge 14, 15 sind mit mindestens einem elektrischen Signal-Leiter verbunden, mit dem bei Beaufschlagung mit einem elektrischen Signalstrom ein Magnetfeld induziert wird, durch das die Magnetisierungsrichtung mindestens eines der Stellelemente 12, 13 veränderlich ist. Der Ausgang 16 ist Teil eines Stromkreises (nicht dargestellt), in dem der elektrische Widerstand des MR-Elements 11 in an sich bekannter Weise messbar ist. Es wird betont, dass die logische Ausgangsgröße  $O = F(I_A, I_B)$  alternativ durch andere Messverfahren detektiert werden kann, die geeignet sind, zwischen paralleler und antiparalleler Konfiguration der beiden magnetischen Stellelemente zu unterscheiden, z. B. bei optischen oder magnetostrikтивen Verfahren

Die Steuerschaltung 20 dient der Erzeugung des Operator-Steuersignals und umfasst beispielsweise eine Stromquelle 21, eine Schalteinrichtung 22 und gegebenenfalls einen Operatorfunktions-Wähler 23. Die Stromquelle 21 ist über die Schalteinrichtung 22 mit mindestens einem elektrischen Leiter verbunden, mit dem die Magnetisierungsrichtung mindestens eines der Stellelemente 12, 13 veränderlich ist. Dieser Leiter kann als eigenständiges Bauteil vorgesehen sein, ist aber vorzugsweise mit dem mindestens einen Signal-Leiter der Eingänge 14, 15 kombiniert. Einzelheiten der Verknüpfung der Steuerschaltung 20, der Eingänge 14, 15 und des Ausgangs 16 mit dem MR-

Element 11 sind beispielhaft in den Figuren 3 und 6 gezeigt (siehe unten).

Wesentliche Schritte des erfindungsgemäßen Verfahrens sind in Figur 2 illustriert. Figur 2 zeigt einen Ausschnitt des Funktionsablaufs beim Betrieb einer Logikeinrichtung, der die Ausführung der logischen Funktion betrifft. Weitere Einzelheiten des Funktionsablaufs sind an sich von herkömmlichen FPGA-Schaltungen bekannt und werden daher hier nicht beschrieben. Gemäß Figur 2 erfolgt zuerst die Auswahl des Operator-Steuersignals SET, das für die Ausführung einer bestimmten logischen Funktion charakteristisch ist (Schritt 1). Das Operator-Steuersignal SET wird aus einer Gruppe verschiedener Steuersignale ausgewählt, die jeweils für verschiedene logische Funktionen charakteristisch sind. Die Auswahl erfolgt durch eine entsprechende Eingabe an die Steuerschaltung 20, z. B. durch ein Steuerprogramm oder mit dem Operatorfunktions-Wähler 23. Die Möglichkeit einer softwarebasierten Auswahl der Logikfunktion stellt einen wesentlichen Vorteil der Erfindung dar. Bei Schritt 2 wird die Steuerschaltung 20 mit dem aktuell gewählten Operator-Steuersignal SET beaufschlagt, so dass ein Startzustand entsprechend der gewünschten Operatorfunktion F eingestellt wird. Mit dem Operator-Steuersignal SET werden die Magnetisierungen der Stellelemente 12, 13 in einem einzelnen Schritt oder in zwei Teilschritten beispielsweise parallel oder antiparallel eingestellt, um den Startzustand für die nachfolgende logische Operation (Schritte 3, 4) zu bilden.

Hierzu werden die Eingänge 14, 15 mit den Eingangsgrößen ( $I_A$ ,  $I_B$ ) beaufschlagt (Schritt 3), so dass sich die Magnetisierungen der Stellelemente 12, 13 in charakteristischer Weise einstellen. Die Eingangsgrößen werden beispielsweise durch Stromsignale gebildet, die je nach ihrer Stromrichtung eine

logische "1" oder "0" repräsentieren. Die Stromsignale können zu einer Erhaltung des Startzustandes oder zu einer Ummagnetisierung mindestens eines der Stellelemente 12, 13 führen (Schritt 4). Im Ergebnis ist die Konfiguration der beiden Stellelemente 12, 13 erhalten geblieben oder verändert. Im Falle eines MR-Elementes (11) würde für den aktuellen Widerstand eine charakteristische Spannungs- oder Stromgröße wird am Ausgang 16 ausgelesen (Schritt 5). Die Ausgangsgröße O ist vom Startzustand, der durch die Operatorfunktion F bestimmt ist, und den Eingangsgrößen ( $I_A$ ,  $I_B$ ) abhängig:  $O = F(I_A, I_B)$ .

Erfnungsgemäß können eine Vielzahl von logischen Operationen in Folge durchgeführt werden, wobei der Ablauf gemäß Figur 2 entsprechend mehrfach durchlaufen wird. Die Schritte 1 und 2 können insbesondere dann modifiziert sein, wenn ein Endzustand des magnetischen Elements nach einer logischen Operation gerade dem gewünschten Startzustand für die folgende logische Operation entspricht. In diesem Fall kann auf Schritt 2 verzichtet werden, da die Einstellung des magnetischen Elements durch die vorhergehende logische Operation erfolgt ist.

Eine erfundungsgemäß verwendbare Verknüpfung des MR-Elements 11 mit den Eingängen 14, 15 und dem Ausgang 16 ist beispielhaft in Figur 3 dargestellt. Als MR-Element ist ein GMR-Element mit zwei magnetischen Schichten 12 und 13 mit den jeweiligen Magnetisierungen  $M_{12}$  und  $M_{13}$  und den dazugehörigen Koerzitivfeldstärken  $H_{c12}$  und  $H_{c13}$  vorgesehen, wobei im gewählten Beispiel  $H_{c12}$  kleiner als  $H_{c13}$  ist. Die Reihenfolge der Schichten mit verschiedenen Koerzitivfeldstärken kann bei einer abgewandelten Gestaltung umgekehrt sein. Die Schichten 12 und 13 sind voneinander magnetisch isoliert, wie es von herkömmlichen MR-Elementen bekannt ist. Der am Ausgang 16 als Ausgangsgröße O (Output) abgreifbare Spannungsabfall (Mess-

spannung) ist von der relativen Ausrichtung der beiden Magnetisierungen zueinander abhängig.

Das GMR-Element 12, 13 wird durch drei Signal-Leiter A, B und C (Input) bestromt, die mit den Eingängen 14, 15 und der Steuerschaltung 20 verbunden sind. Die drei unabhängigen Signal-Leiter A, B und C sind voneinander elektrisch isoliert und werden mit den jeweiligen Strömen  $I_A$ ,  $I_B$  und  $I_C$  beaufschlagt, deren Beträge zweckmäßigerweise gleich sein können. Die dadurch erzeugten Magnetfelder  $H_A$ ,  $H_B$  und  $H_C$  überlagern sich und dienen erfundungsgemäß sowohl als SET-Funktion als auch als logisches Eingangssignal. Die Signal-Leiter A, B und C sind in Figur 3 nur aus Übersichtlichkeitsgründen mit Abstand gezeichnet. In der Praxis können sie sich berühren oder sogar durch einen gemeinsamen Signal-Leiter mit Anschlüssen für die Eingänge 14, 15 und die Steuerschaltung 20 gebildet werden.

Für das in den Figuren 4, 5 dargestellte Schema sind die Verhältnisse zwischen den von den Signal-Leitern erzeugten Magnetfeldern  $H_A$ ,  $H_B$  und  $H_C$  und den Koerzitivfeldstärken  $H_{c12}$  und  $H_{c13}$  wie folgt: jedes Feld  $H_A$ ,  $H_B$  und  $H_C$  für sich ist kleiner als  $H_{c12}$ , die Summe  $H_A + H_B$  sei größer als  $H_{c12}$  aber kleiner als  $H_{c13}$ , die Summe  $H_A + H_B + H_C$  sei größer als  $H_{c13}$ . Somit wird erreicht, dass kein Strom für sich eine der beiden Magnetisierungen drehen kann. Die Ströme der Signal-Leiter A und B drehen nur gemeinsam die Magnetisierung von Schicht 12, während die Magnetisierung von Schicht 13 nur durch alle drei Eingangsströme zusammen gedreht werden kann. Dies gilt nur für jeweils gleichsinnige Ströme; gegensinnige Ströme annulieren sich gegenseitig.

Die mit den Stromrichtungen repräsentierten logischen Eingangsgrößen werden z. B. durch die Stromsignale  $I_A$ ,  $I_B$  gebildet. Die jeweilige Stromrichtung  $+I$  wird mit der durch sie bevorzugten Magnetisierungsrichtung  $+M$  identifiziert, die im Folgenden durch Pfeile nach rechts versinnbildlicht werden (s. Figur 3). Diese Stromrichtung ( $+I$ ) wird mit einer logischen "1", die entgegengesetzte Stromrichtung ( $-I$ ) wird mit einer logischen "0" identifiziert. Des Weiteren stellt ein hoher Magnetowiderstand (Magnetisierungen antiparallel) eine logische "0" als Output dar, ein niedriger (Magnetisierungen parallel) eine logische "1". Diese globalen Festlegungen definieren das Schaltverhalten der Logikeinrichtung. Die Bestromung kann in kurzen, getakteten Pulsen (Dauer je nach Anwendung z. B. im fs- bis ms-Bereich, Frequenz z. B. im GHz- bis kHz-Bereich) erfolgen, so dass der Energieverbrauch und damit die Erwärmung des Elements kleinstmöglich gehalten werden kann.

Durch die erfindungsgemäße, gezielte Bestromung der drei Signal-Leiter lassen sich bei Schritt 2 (Figur 2) die vier prinzipiell möglichen, magnetisch unterscheidbaren Konfigurationen eines einzelnen GMR-Elements als Startzustände definiert in zwei Teilschritten darstellen, wie es in Figur 4 schematisch zusammengefasst ist.

Die Beaufschlagung mit dem Operator-Steuersignal (SET-Sequenz) besteht aus zwei aufeinanderfolgenden Teilschritten. Zunächst wird durch gleichzeitige Bestromung aller drei Signal-Leiter A, B und C die Richtung der Magnetisierung der hartmagnetischeren Schicht 13 eingestellt: z. B. führt  $+I$  an allen Eingängen zu  $+M_{13}$  (Schicht 12 stellt sich genauso ein). Anschließend wird durch gleichzeitiges Bestromen von A und B nur noch die weichmagnetischere Schicht 12 eingestellt, z. B.

führt  $-I$  an den Eingängen A und B zu  $-M_{12}$ ;  $M_{13}$  wird nicht weiter beeinflusst. In der linken Spalte von Figur 4 sind die vier Varianten von möglichen Startzuständen gezeigt.

Die logische Operation (Schritte 3, 4, 5 in Figur 2) umfasst die folgende Eingabe der Eingangsgrößen. Zuerst werden die Eingänge 14 und 15 und entsprechend die Signal-Leiter A und B getrennt mit Stromsignalen beaufschlagt. Bei gleichsinnigen Strömen (Signal-Leiter A und B beide auf  $+I$  oder  $-I$ ) beider Eingänge ist ein Drehen der Magnetisierung möglich. Andernfalls (gegensinnige Ströme) ist ein Drehen der Magnetisierung ausgeschlossen. Je nach der softwaremäßig gewählten SET-Sequenz erhält man daraus verschiedene Endzustände nach der logischen Operation. Wenn der Endzustand parallel ist, so ist der Magnetowiderstand niedrig und die Ausgangsgröße (Output) eine logische "1". Wenn der Endzustand antiparallel ist, so ist der Magnetowiderstand hoch und die Ausgangsgröße ist eine logische "0".

Die jeweils vier möglichen Ausgangsgrößen aus den vier verschiedenen Startzuständen sind in den Logiktabellen in der rechten Spalte von Figur 4 zusammengefasst. Diese entsprechen den vier Logikfunktionen OR, AND, NOR und NAND. Die logische OR-Funktion (erste Zeile, Figur 4) ergibt sich beispielsweise wie folgt.

Zuerst wird die logische Funktion OR mittels der SET-Sequenz festgelegt. Im ersten Teilschritt wird Schicht 13 auf  $+M$  gelegt, indem an alle drei Signal-Leiter A, B und C  $+I$  angelegt wird. Anschließend wird Schicht 12 auf  $+M$  gelegt und damit OR definiert, indem die Signal-Leiter A und B mit  $+I$  bestromt werden. Nun liegen die Magnetisierungen parallel nach rechts und damit ist der Magnetowiderstand niedrig (logische "1").

Dann werden im zweiten Schritt die Signal-Leiter A und B getrennt bestromt, um die logische Operation auszuführen. Es ergeben sich die folgenden vier Möglichkeiten:

1. Werden beide Signal-Leiter auf "0" gesetzt, d. h. mit -I beaufschlagt, wird die Magnetisierung von Schicht 12 gedreht; die Magnetisierungen liegen nun antiparallel, der Magnetowiderstand ist hoch und damit der Output auf "0" (s. oberste Zeile in der Logiktafel).
2. Wird Signal-Leiter A auf "0" und Signal-Leiter B auf "1" gesetzt, d.h. mit -I bzw. +I beaufschlagt, kompensieren sich die beiden Felder gerade und die durch die SET-Sequenz eingesetzte Magnetisierung bleibt erhalten (Output "1").
3. Signal-Leiter A auf "1" und Signal-Leiter B auf "0" ist äquivalent zu Fall 2 (Output "1").
4. Werden beide Signal-Leiter auf "1" gesetzt, d.h. mit +I beaufschlagt, stellt dies nur die Wiederholung des zweiten Teilschritts der SET-Sequenz dar, was die Schicht 12 nochmals auf +M setzt. Die Ausgangsgröße ist wiederum "1", da die beiden Magnetisierungen weiterhin parallel zueinander liegen.

Für alle Möglichkeiten 1 bis 4 bleibt die Magnetisierung des Stellelementes 13 erhalten. Vorteilhafterweise wird eine vollständige Logiktafel bereitgestellt, die in diesem Falle die OR-Funktion darstellt.

Die erfindungsgemäße Abfolge der Beschaltung ist in Figur 5 am Beispiel einer logischen AND- mit anschließender NOR- Sequenz veranschaulicht, die den in Figur 4 markierten Logikfunktionen entsprechen.

Einer SET-Sequenz (Schritt 2 in Figur 2) aus zwei Teilschritten a) und b) folgt ein Schritt zum Ausführen der logischen Operation (Schritte 3, 4) und ein weiterer Schritt zum Auslesen der Ausgabe (Schritt 5). Der erste Teilschritt wählt über die Schicht 13 die Logik auf Nichtnegation ( $-M_{13}$ ) oder Negation ( $+M_{13}$ ) vor. Der zweite Teilschritt setzt die logische Operation auf OR ( $+M_{12}$ ) oder AND ( $-M_{12}$ ). Die anschließende Ausführung der logischen Operation kann ein Wechsel der Magnetisierungsrichtung der Schicht 12 zur Folge haben (wie im zweiten gezeigten Fall) oder nicht (wie im ersten Fall). Der abschließende Leseschritt kann zweckmäßigerweise durch Beaufschlagung von einem der drei Signal-Leiter (im gezeigten Fall über Signal-Leiter C) mit einem Lesestrom erfolgen, der durch das MR-Element läuft und über die Ausgangsleitung 16 abgreifbar ist. Es besteht alternativ die Möglichkeit, das Auslesen analog zum Aufbau gemäß Figur 8 mit einem vom Signal-Leiter getrennten Stromkreis zu realisieren, in den die Ausgangsleitung 16 eingebunden ist.

Nach Ausführung der logischen Funktion ist vorteilhafterweise erfindungsgemäß kein gesonderter RESET erforderlich, da die nächsten zwei SET-Teilschritte das MR-Element wiederum in einen der vier definierten Zustände versetzen. Es können sich auch Vorteile daraus ergeben, dass abhängig von der Ausgabe der vorherigen Logikfunktion die nachfolgende Logikfunktion bereits vorgewählt ist und die SET-Sequenz eventuell entfallen kann.

Eine alternative Ausführungsform der Erfindung mit nur zwei Eingängen ist in Figur 6 illustriert. Wenn auf die dritte Signal-Leitung C verzichtet wird, kann die hartmagnetischere Schicht 13 nur über größere Ströme  $I_A/I_B$  unmagnetisiert

werden. Trotzdem können analog zu den obigen Betrachtungen auch bei fester Magnetisierungsrichtung der Schicht 13 (Modus 'pinned') immer noch zwei logische Operationen (OR und AND) ausgeführt werden, wobei die SET-Sequenz nicht zwei Teilschritte, sondern nur einen Schritt umfasst, bei dem die Schicht 12 parallel (OR) oder antiparallel (AND) zur Schicht 13 eingestellt wird.

Ein wichtiger Vorteil der Erfindung kann in der Kompatibilität mit dem Betrieb von Speichereinrichtungen bestehen. Verzichtet man vollständig auf die logische Operation, so wird eine Schaltung bereitgestellt, die wie ein übliches MRAM-Speicherelement funktioniert.

Zusammenfassend ist festzuhalten, dass die Erfindung eine freiprogrammierbare Logikeinrichtung bereitstellt, die auf mindestens zwei magnetischen Stellelementen beispielsweise mindestens eines einzelnen MR-Elementes mit mindestens zwei Eingängen beruht. Mittels der erfindungsgemäßen Beschaltung der SET-Sequenz in ein oder zwei Teilschritten ist es möglich, sich zwei oder vier grundlegende Logikfunktionen (OR, AND, NOR und NAND) mit einem einzigen Bauelement zugänglich zu machen, ohne das weitere Mittel wie Spannungen, magnetische Felder oder weitere MR-Elemente notwendig sind.

Figur 7 zeigt ausschnittsweise eine erfindungsgemäße Logikschaltung 30 mit einer Vielzahl von matrixartig angeordneten Logikeinrichtungen 10. Jede der Logikeinrichtungen 10 kann analog zu Figur 1 mit einer eigenen Steuerschaltung ausgestattet sein. Alternativ können mehrere oder alle Logikeinrichtungen 10 jeweils mit einer gemeinsamen Steuerschaltung verbunden sein. Die Logikeinrichtungen 10 sind vorzugsweise als integrierte Schaltung angeordnet und über ein Netzwerk 40 von

Schreib- und Leseleitungen verknüpft, wie es an sich von herkömmlichen FGPA-Schaltungen oder MRAM-Arrays bekannt ist.

Die in der vorstehenden Beschreibung, den Ansprüchen und den Zeichnungen offenbarten Merkmale der Erfindung können sowohl einzeln als auch in Kombination für die Verwirklichung der Erfindung in ihren verschiedenen Ausgestaltungen von Bedeutung sein.

**PATENTANSPRÜCHE**

1. Verfahren zum Betrieb einer magnetischen Logikeinrichtung (10), bei dem durch mindestens eine logische Operation aus Eingangsgrößen ( $I_A, I_B$ ) mit einer Operatorfunktion F der magnetischen Logikeinrichtung (10) mindestens eine Ausgangsgröße O = F ( $I_A, I_B$ ) gebildet wird,  
**dadurch** gekennzeichnet, dass  
die Logikeinrichtung (10) vor der Operation mit einem bestimmten Operator-Steuersignal (SET) auf einen Startzustand zur Ausführung der Operatorfunktion F eingestellt wird, wobei das Operator-Steuersignal aus einer Gruppe von Steuersignalen ausgewählt wird, mit denen verschiedene nichtflüchtige Startzustände gezielt einstellbar sind, die jeweils für verschiedene logische Funktionen charakteristisch sind.
2. Verfahren nach Anspruch 1, bei dem mit den Steuersignalen Startzustände einstellbar sind, die jeweils für eine logische Funktion aus der Gruppe der logischen AND-, OR-, NAND- und NOR-Funktionen charakteristisch sind.
3. Verfahren nach Anspruch 1, bei dem mit den Steuersignalen Startzustände einstellbar sind, die jeweils für eine logische Funktion aus der Gruppe der logischen AND- und OR-Funktionen oder der logischen NAND- und NOR-Funktionen charakteristisch sind.
4. Verfahren nach einem der vorhergehenden Ansprüche, bei dem die Steuersignale Steuerstromsignale, unter deren Wirkung Magnetfelder erzeugt werden, oder Schaltsignale umfassen, unter deren Wirkung eine Ummagnetisierung erfolgt, wobei durch die Magnetfelder oder die Ummagnetisierung in der

Logikeinrichtung (10) die jeweilige logische Funktion eingestellt wird.

5. Verfahren nach Anspruch 4, bei dem die Steuerstromsignale über Eingangsleitungen (14, 15, A, B, C) zur Eingabe der Eingangsgrößen ( $I_A$ ,  $I_B$ ) in die Logikeinrichtung (10) zugeführt werden.
6. Verfahren nach Anspruch 4 oder 5, bei dem die Steuerstromsignale konstante Strombeträge aufweisen.
7. Verfahren nach einem der Ansprüche 4 bis 6, bei dem die Steuerstromsignale getaktete Ströme umfassen.
8. Verfahren nach einem der vorhergehenden Ansprüche, bei dem die Logikeinrichtung (10) zur Eingabe der logischen Eingangsgrößen ( $I_A$ ,  $I_B$ ) mit Eingangsstromsignalen beaufschlagt wird.
9. Verfahren nach Anspruch 8, bei dem die Eingangsstromsignale und die Steuerstromsignale die gleichen Beträge aufweisen.
10. Verfahren nach einem der vorhergehenden Ansprüche, bei dem die magnetische Logikeinrichtung (10) mindestens ein magnetisches Element (11) mit mindestens zwei magnetischen Stellelementen (12, 13) enthält, die mit dem Operator-Steuersignal (SET) zur Ausführung der Operatorfunktion F eingestellt werden.
11. Verfahren nach Anspruch 10, bei dem das magnetische Element (11) zwei magnetische Stellelemente (12, 13) enthält, wobei die Koerzitivfeldstärken und die Strombeträge der

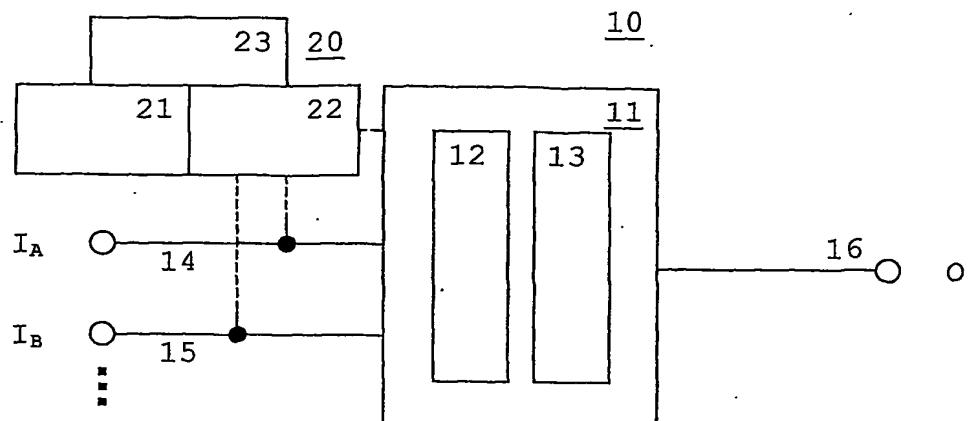
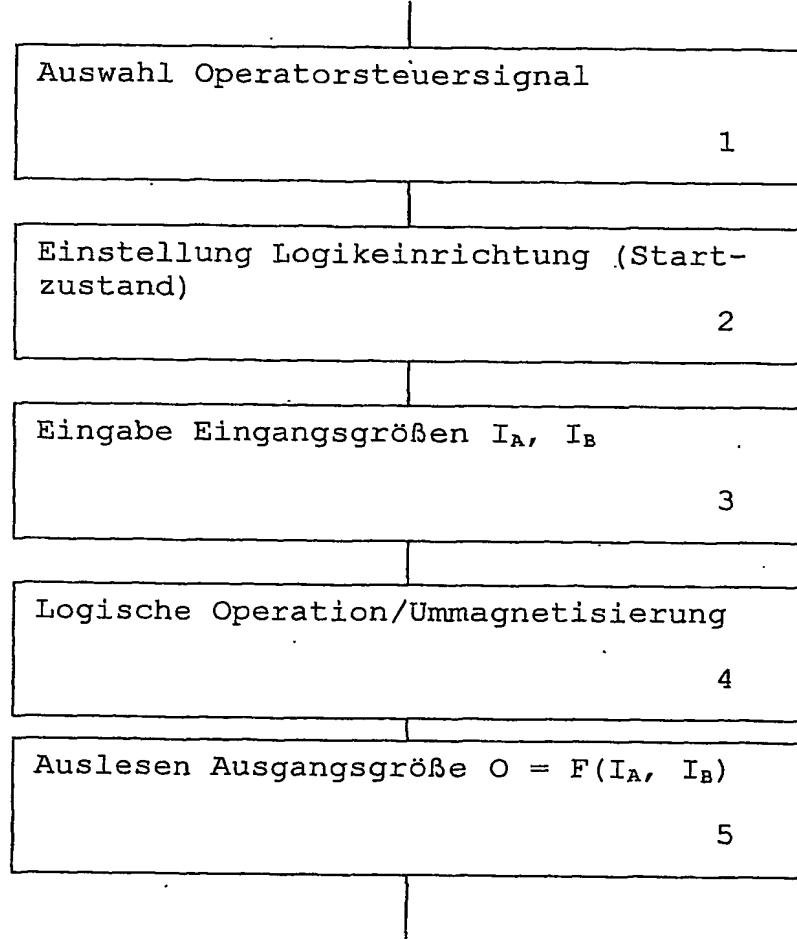
Eingangsstromsignale so abgestimmt werden, dass beide Stellelemente durch das Operator-Steuersignal verstellt werden können.

12. Verfahren nach Anspruch 10, bei dem das magnetische Element (11) zwei magnetische Stellelemente (12, 13) enthält, wobei die Koerzitivfeldstärke von einem der Stellelemente (13) so hoch gewählt ist, dass es mit den Eingangsstromsignalen nicht verstellt werden kann.
13. Verfahren zum Betrieb einer magnetischen Logikschaltung (30), die eine Vielzahl von Logikeinrichtungen (10) umfasst, mit denen gleichzeitig oder aufeinander folgend eine Vielzahl logischer Operationen gemäß einem Verfahren nach einem der vorhergehenden Ansprüche ausgeführt werden.
14. Verfahren nach Anspruch 13, bei dem jede Logikeinrichtung (10) aufeinander folgend gleiche oder verschiedene logische Operationen ausführt.
15. Logikeinrichtung (10) mit mindestens einem magnetischen Element (11), mindestens zwei Eingängen (14, 15) und mindestens einem Ausgang (16), wobei die Logikeinrichtung (10) zur Ausführung mindestens einer logischen Operation vorgesehen ist, bei der aus Eingangsgrößen ( $I_A, I_B$ ) mit einer Operatorfunktion  $F$  mindestens eine Ausgangsgröße  $O = F(I_A, I_B)$  gebildet wird,  
**dadurch gekennzeichnet, dass**  
das magnetische Element (11) mit einer Steuerschaltung (20) verbunden ist, die zur Bereitstellung eines Operator-Steuersignals, das aus einer Gruppe von Steuersignalen ausgewählt ist, mit denen verschiedene nichtflüchtige, für verschiedene logische Funktionen charakteristische

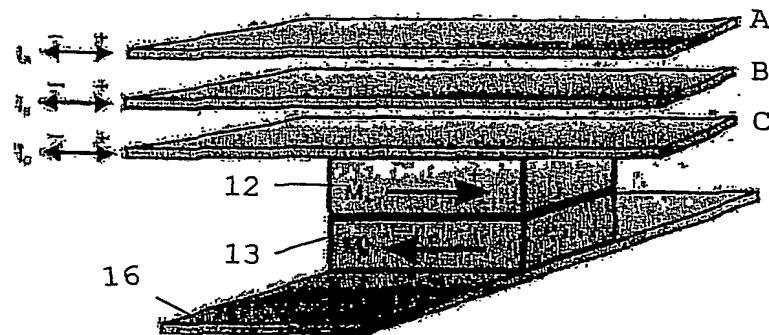
Startzustände der Logikeinrichtung (10) einstellbar sind, und zur Einstellung der Logikeinrichtung (10) auf einen dem Operator-Steuersignal entsprechenden Startzustand eingestellt ist.

16. Logikeinrichtung (10) nach Anspruch 15, bei der die Steuerschaltung (20) eine Stromquelle (21) und eine Schalteinrichtung (22) aufweist, mit der das magnetoresistive Element (11) mit dem Operator-Steuersignal beaufschlagt werden kann.
17. Logikeinrichtung (10) nach Anspruch 15 oder 16, bei der die Steuerschaltung (20) einen Operatorfunktions-Wähler (23) aufweist, mit dem das Operator-Steuersignal wählbar ist.
18. Logikeinrichtung (10) nach einem der Ansprüche 15 bis 17, bei der das magnetische Element ein magnetoresistives Element (11) umfasst.
19. Logikschaltung (30), die eine Vielzahl von Logikeinrichtungen (10) nach einem der vorhergehenden Ansprüche 15 bis 18 aufweist.
20. Logikschaltung nach Anspruch 19, bei der jede Logikeinrichtungen (10) mit einer separaten Steuerschaltung (20) verbunden ist.
21. Logikschaltung nach Anspruch 19, bei der die Logikeinrichtungen (10) gruppenweise oder sämtlich mit einer gemeinsamen Steuerschaltung (20) verbunden sind.

1/4

**Figur 1****Figur 2**

2/4



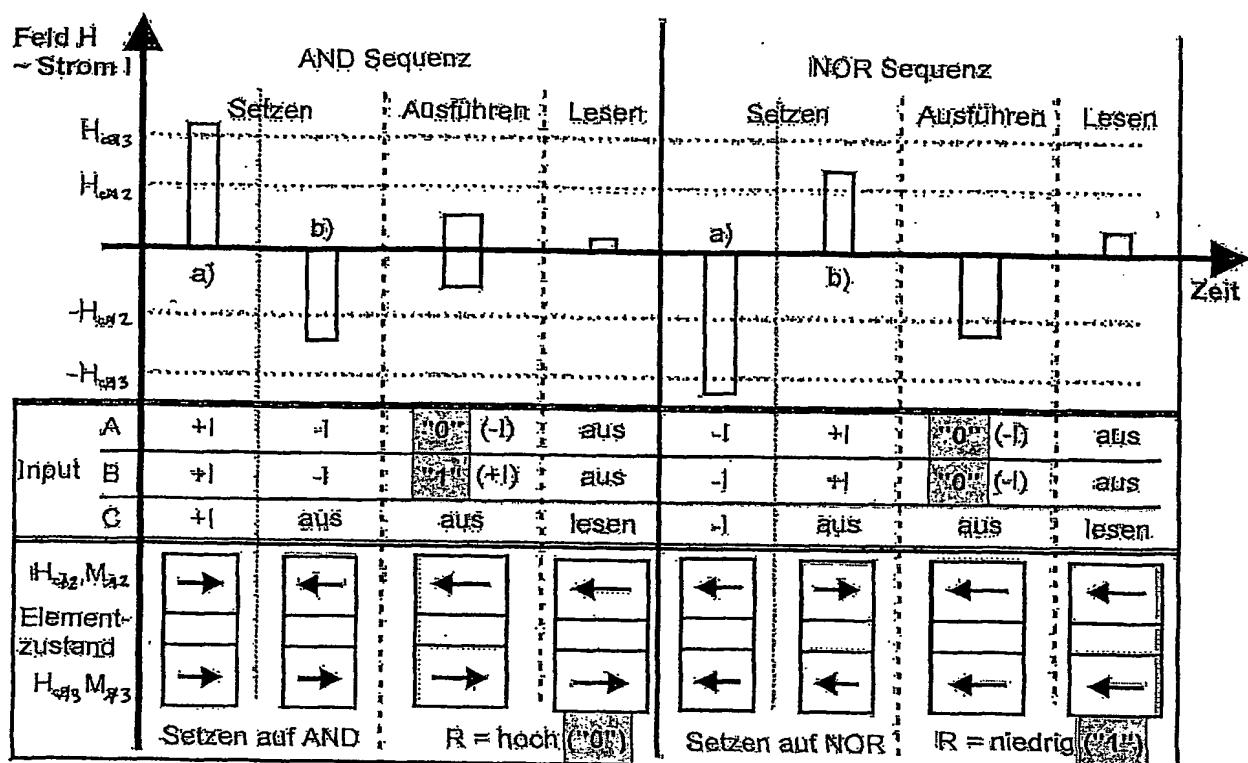
Figur 3

SET-Sequenz für Ausgangszustand	Input A -I (0) Input B +I (0)	Input A -I (0) Input B +I (1)	Input A +I (1) Input B -I (0)	Input A +I (1) Input B +I (1)	Logiktabelle															
A,B,C=+I A,B=-I	R = high (0)	R = low (1)	R = low (1)	R = low (1)	<table border="1"> <tr><td>A</td><td>B</td><td>out</td></tr> <tr><td>0</td><td>0</td><td>0</td></tr> <tr><td>1</td><td>0</td><td>1</td></tr> <tr><td>0</td><td>1</td><td>1</td></tr> <tr><td>1</td><td>1</td><td>1</td></tr> </table> OR	A	B	out	0	0	0	1	0	1	0	1	1	1	1	1
A	B	out																		
0	0	0																		
1	0	1																		
0	1	1																		
1	1	1																		
A,B,C=-I A,B=-I	R = high (0)	R = high (0)	R = high (0)	R = low (1)	<table border="1"> <tr><td>A</td><td>B</td><td>out</td></tr> <tr><td>0</td><td>0</td><td>0</td></tr> <tr><td>1</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>1</td><td>0</td></tr> <tr><td>1</td><td>1</td><td>1</td></tr> </table> AND	A	B	out	0	0	0	1	0	0	0	1	0	1	1	1
A	B	out																		
0	0	0																		
1	0	0																		
0	1	0																		
1	1	1																		
A,B,C=-I A,B=+I	R = low (1)	R = high (0)	R = high (0)	R = high (0)	<table border="1"> <tr><td>A</td><td>B</td><td>out</td></tr> <tr><td>0</td><td>0</td><td>0</td></tr> <tr><td>1</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>1</td><td>0</td></tr> <tr><td>1</td><td>1</td><td>0</td></tr> </table> NOR	A	B	out	0	0	0	1	0	0	0	1	0	1	1	0
A	B	out																		
0	0	0																		
1	0	0																		
0	1	0																		
1	1	0																		
A,B,C=-I A,B=-I	R = low (1)	R = low (1)	R = low (1)	R = high (0)	<table border="1"> <tr><td>A</td><td>B</td><td>out</td></tr> <tr><td>0</td><td>0</td><td>1</td></tr> <tr><td>1</td><td>0</td><td>1</td></tr> <tr><td>0</td><td>1</td><td>1</td></tr> <tr><td>1</td><td>1</td><td>0</td></tr> </table> NAND	A	B	out	0	0	1	1	0	1	0	1	1	1	1	0
A	B	out																		
0	0	1																		
1	0	1																		
0	1	1																		
1	1	0																		

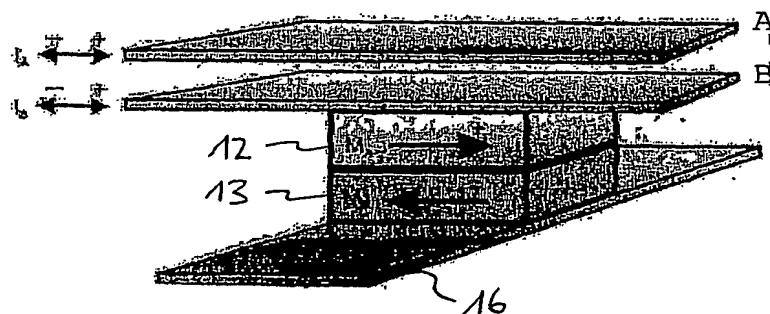
Figur 4

BEST AVAILABLE COPY

3/4

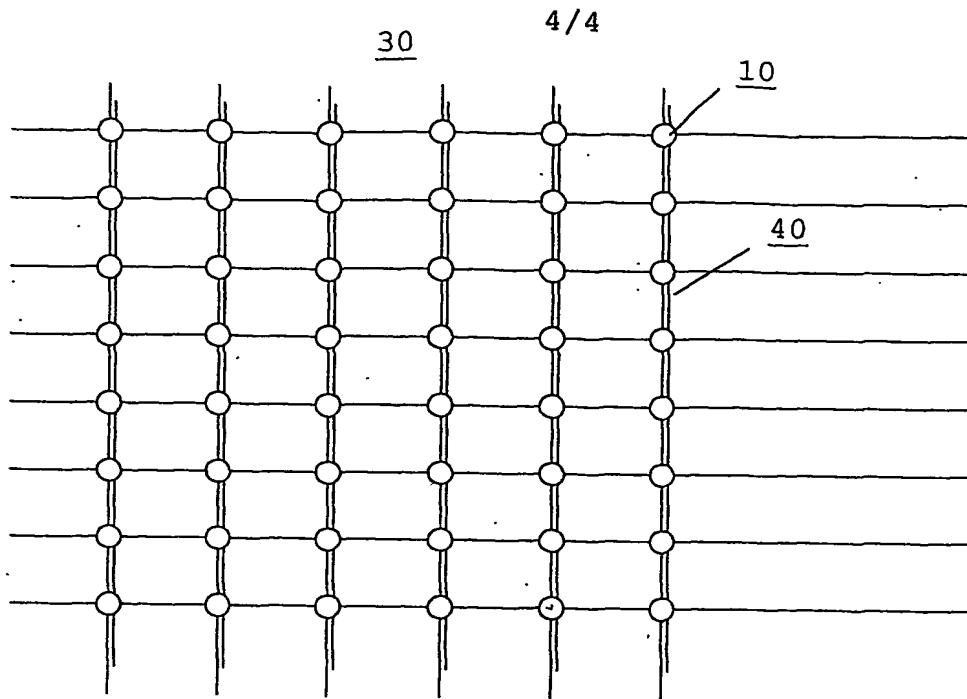


Figur 5

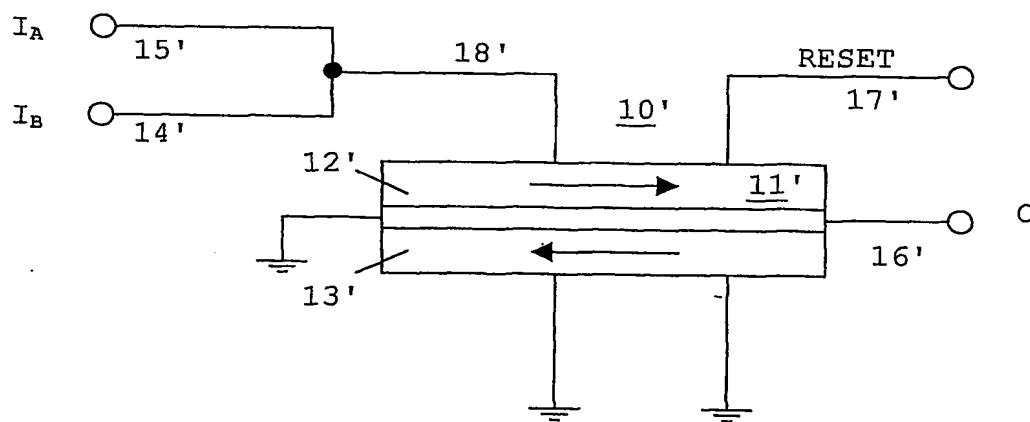


Figur 6

BEST AVAILABLE COPY



**Figur 7**



**Figur 8**  
**(Stand der**  
**Technik)**

**BEST AVAILABLE COPY**

(12) NACH DEM VERTRETER ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



Rec'd PCT/PBD

27 MAY 2005

(43) Internationales Veröffentlichungsdatum  
17. Juni 2004 (17.06.2004)

PCT

(10) Internationale Veröffentlichungsnummer  
WO 2004/051853 A3

(51) Internationale Patentklassifikation<sup>7</sup>: H03K 19/177

(21) Internationales Aktenzeichen: PCT/EP2003/013318

(22) Internationales Anmeldedatum:  
26. November 2003 (26.11.2003)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:  
102 55 857.4 29. November 2002 (29.11.2002) DE

(71) Anmelder (*für alle Bestimmungsstaaten mit Ausnahme von US*): FORSCHUNGSVERBUND BERLIN E.V.  
[DE/DE]; Rudower Chaussee 17, 12489 Berlin (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (*nur für US*): KOCH, Reinhold [DE/DE]; Paul-Drude-Institut für Festkörperelektronik, Hausvogteiplatz 5-7, 10117 Berlin (DE). PAMPUCH, Carsten [DE/DE]; Paul-Drude-Institut für Festkörperelektronik, Hausvogteiplatz 5-7, 10117 Berlin (DE). NEY, Andreas [DE/DE]; Am Fenn 8, 12167 Berlin (DE). PLOOG, Klaus, H. [DE/DE]; Ludwig-Jahn-Str. 6, 15566 Schöneiche (DE).

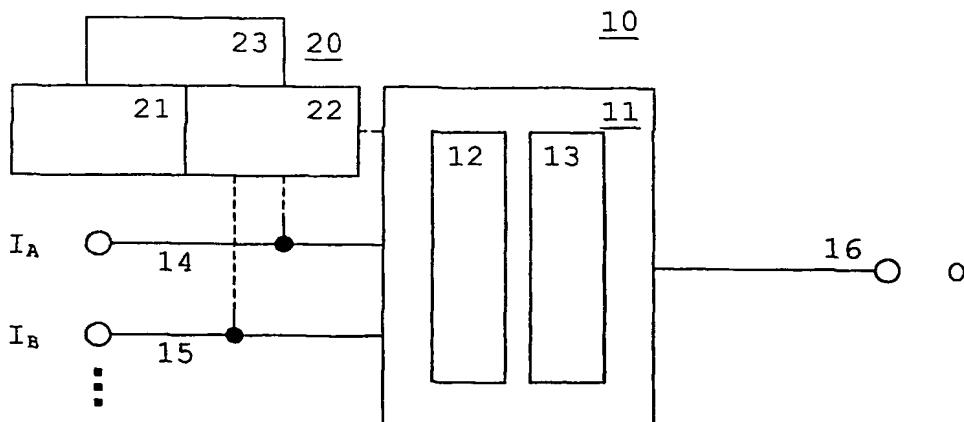
(74) Anwalt: V. BEZOLD & SOZIEN; Akademiestrasse 7, 80799 München (DE).

(81) Bestimmungsstaaten (*national*): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB,

[Fortsetzung auf der nächsten Seite]

(54) Title: MAGNETIC LOGIC DEVICE

(54) Bezeichnung: MAGNETISCHE LOGIKEINRICHTUNG



**3**  
**WO 2004/051853 A3**  
(57) Abstract: Disclosed is a method for operating a logic device (10), according to which at least one output variable  $O = F(I_A, I_B)$  is formed from input variables ( $I_A, I_B$ ) with an operator function  $F$  of the magnetic logic device (10) by means of at least one logic operation, the logic device (10) being set to a start mode prior to the operation with the aid of a specific operator control signal (SET) so as to execute the operator function  $F$ . Said operator control signal is selected among a group of control signals, by means of which different nonvolatile start modes that are characteristic of different logic functions can be specifically set. Also disclosed is a magnetic logic device (10) which is set up so as to implement the inventive method.

(57) Zusammenfassung: Es wird ein Verfahren zum Betrieb einer magnetischen Logikeinrichtung (10) beschrieben, bei dem durch mindestens eine logische Operation aus Eingangsgrößen ( $I_A, I_B$ ) mit einer Operatorfunktion  $F$  der magnetischen Logikeinrichtung (10) mindestens eine Ausgangsgröße  $O = F(I_A, I_B)$  gebildet wird, wobei die Logikeinrichtung (10) vor der Operation mit einem bestimmten Operator-Steuersignal (SET) auf einen Startzustand zur Ausführung der Operatorfunktion  $F$  eingestellt wird, wobei das Operator-Steuersignal aus einer Gruppe von Steuersignalen ausgewählt wird, mit denen verschiedene nichtflüchtige Startzustände gezielt einstellbar sind, die jeweils für verschiedene logische Funktionen charakteristisch sind. Es wird ferner eine magnetische Logikeinrichtung (10) beschrieben, die zur Umsetzung dieses Verfahrens eingerichtet ist.



GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

**Veröffentlicht:**

- mit internationalem Recherchenbericht
- vor Ablauf der für Änderungen der Ansprüche geltenden Frist; Veröffentlichung wird wiederholt, falls Änderungen eintreffen

(84) **Bestimmungsstaaten (regional):** ARIPO Patent (BW, GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches Patent (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches Patent (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI Patent (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(88) **Veröffentlichungsdatum des internationalen Recherchenberichts:**

18. November 2004

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

# INTERNATIONAL SEARCH REPORT

International Application No

PCT/EP 03/13318

**A. CLASSIFICATION OF SUBJECT MATTER**

IPC 7 H03K19/177

According to International Patent Classification (IPC) or to both national classification and IPC

**B. FIELDS SEARCHED**

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 H03K

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal, WPI Data

**C. DOCUMENTS CONSIDERED TO BE RELEVANT**

Category	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
P, X	<p>A. NEY ET AL.: "Programmable Computing with a single magnetoresistive element" NATURE, no. 425, pages 485-487, XP002295128 Retrieved from the Internet: URL:<a href="http://www.nature.com/cgi-taf/DynaPage.taf?file=/nature/journal/v425/n6957/full/nature02014_r.html&amp;filetype=&amp;dynoptions=&gt;">http://www.nature.com/cgi-taf/DynaPage.taf?file=/nature/journal/v425/n6957/full/nature02014_r.html&amp;filetype=&amp;dynoptions=&gt;</a> 'retrieved on 2004-09-07! * Der Ausdruck der Internetseite umfasst 8 Seiten * the whole document</p> <p>-----</p> <p>-/-</p>	1-21

Further documents are listed in the continuation of box C.

Patent family members are listed in annex.

\* Special categories of cited documents :

- \*A\* document defining the general state of the art which is not considered to be of particular relevance
- \*E\* earlier document but published on or after the international filing date
- \*L\* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- \*O\* document referring to an oral disclosure, use, exhibition or other means
- \*P\* document published prior to the international filing date but later than the priority date claimed

- \*T\* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- \*X\* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- \*Y\* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
- \*8\* document member of the same patent family

Date of the actual completion of the international search

7 September 2004

Date of mailing of the international search report

07/10/2004

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2  
NL - 2280 HV Rijswijk  
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax (+31-70) 340-3016

Authorized officer

Oloff, H

## INTERNATIONAL SEARCH REPORT

International Application No

PCT/EP 03/13318

## C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	RICHTER R ET AL: "Tunneling systems for field programmable spin-logic gates" JOURNAL OF APPLIED PHYSICS, AMERICAN INSTITUTE OF PHYSICS. NEW YORK, US, vol. 91, no. 10, 15 May 2002 (2002-05-15), pages 8402-8404, XP012055156 ISSN: 0021-8979 the whole document	1, 3-10, 13-21
X	-& RICHTER R ET AL: "Nonvolatile field programmable spin-logic for reconfigurable computing" APPLIED PHYSICS LETTERS, AMERICAN INSTITUTE OF PHYSICS. NEW YORK, US, vol. 80, no. 7, 18 February 2002 (2002-02-18), pages 1291-1293, XP012031618 ISSN: 0003-6951 the whole document	1, 3-10, 13-21
X	-& RICHTER R ET AL: "Field programmable spin-logic realized with tunnelling-magnetoresistance devices" SOLID STATE ELECTRONICS, ELSEVIER SCIENCE PUBLISHERS, BARKING, GB, vol. 46, no. 5, May 2002 (2002-05), pages 639-643, XP004346691 ISSN: 0038-1101 the whole document	1, 3-10, 13-21
X	-& RICHTER R ET AL: "Field programmable spin-logic based on magnetic tunnelling elements" JOURNAL OF MAGNETISM AND MAGNETIC MATERIALS, ELSEVIER, AMSTERDAM, NL, vol. 240, no. 1-3, February 2002 (2002-02), pages 127-129, XP004349825 ISSN: 0304-8853 the whole document	1, 3-10, 13-21
A	HANBICKI A T ET AL: "NONVOLATILE REPROGRAMMABLE LOGIC ELEMENTS USING HYBRID RESONANT TUNNELING DIODE-GIANT MAGNETORESISTANCE CIRCUITS" APPLIED PHYSICS LETTERS, AMERICAN INSTITUTE OF PHYSICS. NEW YORK, US, vol. 79, no. 8, 20 August 2001 (2001-08-20), pages 1190-1192, XP001082284 ISSN: 0003-6951 the whole document	1-21
	-----	
	-----	-/-

## INTERNATIONAL SEARCH REPORT

International Application No

PCT/EP 03/13318

## C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	BLACK W C ET AL: "PROGRAMMABLE LOGIC USING GIANT-MAGNETORESISTANCE AND SPIN-DEPENDENTTUNNELING DEVICES (INVITED)" JOURNAL OF APPLIED PHYSICS, AMERICAN INSTITUTE OF PHYSICS, NEW YORK, US, vol. 87, no. 9, 1 May 2000 (2000-05-01), pages 6674-6679, XP000954082 ISSN: 0021-8979 cited in the application the whole document -----	1-21
A	US 5 629 549 A (JOHNSON MARK B) 13 May 1997 (1997-05-13) abstract; figures 4-8 column 10, line 60 - column 16, line 20 -----	1-21
A	DE 100 36 356 A (INST PHYSIKALISCHE HOCHTECH EV) 8 March 2001 (2001-03-08) the whole document -----	1-21
A	US 2001/026158 A1 (OHNO YUZO ET AL) 4 October 2001 (2001-10-04) the whole document -----	1-21
A	US 6 140 838 A (JOHNSON MARK B) 31 October 2000 (2000-10-31) abstract; figures 7a-9a -& US 6 288 565 B1 (JOHNSON MARK B) 11 September 2001 (2001-09-11) figures 7a-9b -----	1-21

## INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PCT/EP 03/13318

Patent document cited in search report		Publication date		Patent family member(s)		Publication date
US 5629549	A	13-05-1997	US	6169687 B1		02-01-2001
			US	6140838 A		31-10-2000
			US	2002093068 A1		18-07-2002
			US	5565695 A		15-10-1996
			US	6342713 B1		29-01-2002
			US	6388916 B1		14-05-2002
			US	6423553 B1		23-07-2002
			US	6288565 B1		11-09-2001
			US	5654566 A		05-08-1997
			US	5652445 A		29-07-1997
			US	2004160800 A1		19-08-2004
			US	2004160796 A1		19-08-2004
			US	2004160814 A1		19-08-2004
			US	2004160821 A1		19-08-2004
			US	6064083 A		16-05-2000
DE 10036356	A	08-03-2001	DE	10036356 A1		08-03-2001
US 2001026158	A1	04-10-2001	JP	3427179 B2		14-07-2003
			JP	2001230404 A		24-08-2001
US 6140838	A	31-10-2000	US	5629549 A		13-05-1997
			US	5565695 A		15-10-1996
			US	5652445 A		29-07-1997
			US	5654566 A		05-08-1997
			US	6064083 A		16-05-2000
			US	6169687 B1		02-01-2001
			US	6288565 B1		11-09-2001
			US	2002093068 A1		18-07-2002
			US	6342713 B1		29-01-2002
			US	6388916 B1		14-05-2002
			US	6423553 B1		23-07-2002
			US	2004160800 A1		19-08-2004
			US	2004160796 A1		19-08-2004
			US	2004160814 A1		19-08-2004
			US	2004160821 A1		19-08-2004
			JP	10056219 A		24-02-1998
US 6288565	B1	11-09-2001	US	6140838 A		31-10-2000
			US	6169687 B1		02-01-2001
			US	6064083 A		16-05-2000
			US	5652445 A		29-07-1997
			US	5654566 A		05-08-1997
			US	5565695 A		15-10-1996
			US	5629549 A		13-05-1997
			US	2002093068 A1		18-07-2002
			US	6342713 B1		29-01-2002
			US	6388916 B1		14-05-2002
			US	6423553 B1		23-07-2002
			US	2004160800 A1		19-08-2004
			US	2004160796 A1		19-08-2004
			US	2004160814 A1		19-08-2004
			US	2004160821 A1		19-08-2004
			JP	10056219 A		24-02-1998

# INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen

PCT/EP 03/13318

**A. KLASSEIFIZIERUNG DES ANMELDUNGSGEGENSTANDES**  
IPK 7 H03K19/177

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

**B. RECHERCHIERTE GEBIETE**

Recherchierte Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole )  
IPK 7 H03K

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der Internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, WPI Data

**C. ALS WESENTLICH ANGESEHENE UNTERLAGEN**

Kategorie <sup>a</sup>	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
P, X	<p>A. NEY ET AL.: "Programmable Computing with a single magnetoresistive element" NATURE, Nr. 425, Seiten 485-487, XP002295128 Gefunden im Internet: URL:<a href="http://www.nature.com/cgi-taf/DynaPage.taf?file=/nature/journal/v425/n6957/ful/nature02014_r.html&amp;filetype=&amp;dynoptions=&gt;">http://www.nature.com/cgi-taf/DynaPage.taf?file=/nature/journal/v425/n6957/ful/nature02014_r.html&amp;filetype=&amp;dynoptions=&gt;</a> 'gefunden am 2004-09-07! * Der Ausdruck der Internetseite umfasst 8 Seiten * das ganze Dokument</p> <p>-----</p> <p style="text-align: center;">-/-</p>	1-21

Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen

Siehe Anhang Patentfamilie

- \* Besondere Kategorien von angegebenen Veröffentlichungen :
- \*A\* Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist
- \*E\* älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist
- \*L\* Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)
- \*O\* Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht
- \*P\* Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

- \*T\* Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist
- \*X\* Veröffentlichung von besonderer Bedeutung, die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden
- \*Y\* Veröffentlichung von besonderer Bedeutung, die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist
- \*&\* Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche	Absendedatum des internationalen Recherchenberichts
7. September 2004	07/10/2004
Name und Postanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Bevollmächtigter Bediensteter  Oloff, H

## INTERNATIONALES FORSCHENBERICHT

Internationales Aktenzeichen

PCT/EP 03/13318

## C.(Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	RICHTER R ET AL: "Tunneling systems for field programmable spin-logic gates" JOURNAL OF APPLIED PHYSICS, AMERICAN INSTITUTE OF PHYSICS. NEW YORK, US, Bd. 91, Nr. 10, 15. Mai 2002 (2002-05-15), Seiten 8402-8404, XP012055156 ISSN: 0021-8979 das ganze Dokument	1,3-10, 13-21
X	-& RICHTER R ET AL: "Nonvolatile field programmable spin-logic for reconfigurable computing" APPLIED PHYSICS LETTERS, AMERICAN INSTITUTE OF PHYSICS. NEW YORK, US, Bd. 80, Nr. 7, 18. Februar 2002 (2002-02-18), Seiten 1291-1293, XP012031618 ISSN: 0003-6951 das ganze Dokument	1,3-10, 13-21
X	-& RICHTER R ET AL: "Field programmable spin-logic realized with tunnelling-magnetoresistance devices" SOLID STATE ELECTRONICS, ELSEVIER SCIENCE PUBLISHERS, BARKING, GB, Bd. 46, Nr. 5, Mai 2002 (2002-05), Seiten 639-643, XP004346691 ISSN: 0038-1101 das ganze Dokument	1,3-10, 13-21
X	-& RICHTER R ET AL: "Field programmable spin-logic based on magnetic tunnelling elements" JOURNAL OF MAGNETISM AND MAGNETIC MATERIALS, ELSEVIER, AMSTERDAM, NL, Bd. 240, Nr. 1-3, Februar 2002 (2002-02), Seiten 127-129, XP004349825 ISSN: 0304-8853 das ganze Dokument	1,3-10, 13-21
A	HANBICKI A T ET AL: "NONVOLATILE REPROGRAMMABLE LOGIC ELEMENTS USING HYBRID RESONANT TUNNELING DIODE-GIANT MAGNETORESISTANCE CIRCUITS" APPLIED PHYSICS LETTERS, AMERICAN INSTITUTE OF PHYSICS. NEW YORK, US, Bd. 79, Nr. 8, 20. August 2001 (2001-08-20), Seiten 1190-1192, XP001082284 ISSN: 0003-6951 das ganze Dokument	1-21
	----- -----	-/-

## INTERNATIONALES RECHERCHENBERICHT

Internationales Aktenzeichen

PCT/EP 03/13318

## C.(Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	BLACK W C ET AL: "PROGRAMMABLE LOGIC USING GIANT-MAGNETORESISTANCE AND SPIN-DEPENDENTTUNNELING DEVICES (INVITED)" JOURNAL OF APPLIED PHYSICS, AMERICAN INSTITUTE OF PHYSICS, NEW YORK, US, Bd. 87, Nr. 9, 1. Mai 2000 (2000-05-01), Seiten 6674-6679, XP000954082 ISSN: 0021-8979 in der Anmeldung erwähnt das ganze Dokument -----	1-21
A	US 5 629 549 A (JOHNSON MARK B) 13. Mai 1997 (1997-05-13) Zusammenfassung; Abbildungen 4-8 Spalte 10, Zeile 60 – Spalte 16, Zeile 20 -----	1-21
A	DE 100 36 356 A (INST PHYSIKALISCHE HOCHTECH EV) 8. März 2001 (2001-03-08) das ganze Dokument -----	1-21
A	US 2001/026158 A1 (OHNO YUZO ET AL) 4. Oktober 2001 (2001-10-04) das ganze Dokument -----	1-21
A	US 6 140 838 A (JOHNSON MARK B) 31. Oktober 2000 (2000-10-31) Zusammenfassung; Abbildungen 7a-9a -& US 6 288 565 B1 (JOHNSON MARK B) 11. September 2001 (2001-09-11) Abbildung 7a-9b -----	1-21

**INTERNATIONALER RECHENBERICHT**

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationales Aktenzeichen

PCT/EP 03/13318

Im Recherchenbericht angeführtes Patentdokument		Datum der Veröffentlichung		Mitglied(er) der Patentfamilie		Datum der Veröffentlichung
US 5629549	A	13-05-1997	US	6169687 B1		02-01-2001
			US	6140838 A		31-10-2000
			US	2002093068 A1		18-07-2002
			US	5565695 A		15-10-1996
			US	6342713 B1		29-01-2002
			US	6388916 B1		14-05-2002
			US	6423553 B1		23-07-2002
			US	6288565 B1		11-09-2001
			US	5654566 A		05-08-1997
			US	5652445 A		29-07-1997
			US	2004160800 A1		19-08-2004
			US	2004160796 A1		19-08-2004
			US	2004160814 A1		19-08-2004
			US	2004160821 A1		19-08-2004
			US	6064083 A		16-05-2000
DE 10036356	A	08-03-2001	DE	10036356 A1		08-03-2001
US 2001026158	A1	04-10-2001	JP	3427179 B2		14-07-2003
			JP	2001230404 A		24-08-2001
US 6140838	A	31-10-2000	US	5629549 A		13-05-1997
			US	5565695 A		15-10-1996
			US	5652445 A		29-07-1997
			US	5654566 A		05-08-1997
			US	6064083 A		16-05-2000
			US	6169687 B1		02-01-2001
			US	6288565 B1		11-09-2001
			US	2002093068 A1		18-07-2002
			US	6342713 B1		29-01-2002
			US	6388916 B1		14-05-2002
			US	6423553 B1		23-07-2002
			US	2004160800 A1		19-08-2004
			US	2004160796 A1		19-08-2004
			US	2004160814 A1		19-08-2004
			US	2004160821 A1		19-08-2004
			JP	10056219 A		24-02-1998
US 6288565	B1	11-09-2001	US	6140838 A		31-10-2000
			US	6169687 B1		02-01-2001
			US	6064083 A		16-05-2000
			US	5652445 A		29-07-1997
			US	5654566 A		05-08-1997
			US	5565695 A		15-10-1996
			US	5629549 A		13-05-1997
			US	2002093068 A1		18-07-2002
			US	6342713 B1		29-01-2002
			US	6388916 B1		14-05-2002
			US	6423553 B1		23-07-2002
			US	2004160800 A1		19-08-2004
			US	2004160796 A1		19-08-2004
			US	2004160814 A1		19-08-2004
			US	2004160821 A1		19-08-2004
			JP	10056219 A		24-02-1998